

Architecture des Ordinateurs - 1



Composante
École Nationale
Supérieure
d'Électrotechnique
d'Électronique
d'Informatique
d'Hydraulique
et des
Télécommunications

En bref

> **Code:** N5EN03A

Présentation

Objectifs

- maîtrise d'un langage de description matérielle
- savoir analyser et concevoir un circuit combinatoire logique ou arithmétique
- savoir analyser et concevoir un circuit séquentiel synchrone
- savoir réaliser un algorithme câblé avec un circuit séquentiel

Description

- introduction à la logique booléenne
- introduction à l'arithmétique binaire : complément à 2, virgule fixe, virgule flottante, opérations arithmétiques de base
- introduction à l'analyse et la conception de circuits combinatoires logiques et arithmétiques

- introduction à l'analyse et la conception de circuits séquentiels
- construction d'algorithmes câblés
- architecture d'un processeur

Pré-requis obligatoires

Bases de la logique booléenne