

# Architecture et Programmation en assembleur



**Composante**  
École Nationale  
Supérieure  
d'Électrotechnique  
d'Électronique  
d'Informatique  
d'Hydraulique  
et des  
Télécommunications

En bref

> **Code:** N5EE02B

## Présentation

---

### Objectifs

L'objectif de ce cours est de permettre à l'étudiant:

- de maîtriser le fonctionnement simplifié d'un micro-processeur
- de comprendre le principe de fonctionnement d'un système d'exploitation.
- de maîtriser le langage Machine et Assembleur
- de produire un programme simple en assembleur
- de développer un interfaçage simple Micro-ordinateur / Système
- de maîtriser le contrôle de processus par scrutation
- de connaître le principe général des interruptions (rupture de séquence)

### Pré-requis obligatoires

**Obligatoires :**

- Logique Combinatoire et Séquentielle
- Synthèse de système séquentiel

- Fonctions Logiques de Base (Codeurs/Décodeurs, Multiplexeur/Démultiplexeur, Compteur/Décompteur, registre, ...)
- Notion de Machine d'Etat

**Facultatifs :**

- Notions d'algorithmique et langage de programmation.