ARCHITECTURES DES ORDINATEURS

ECTS
4 crédits

Composante
École Nationale Supérieure d'Électrotechnique d'Électronique d'Informatique d'Hydraulique et des Télécommunications

En bref

Code: N5AN04

Présentation

Objectifs

Ce cours a pour objectif la compréhension théorique et pratique de la logique combinatoire et séquentielle, qui est ensuite appliquée à la conception et réalisation d'une architecture d'ordinateur 32 bits simple.

Description

– système de numération binaire
– codage des nombres entiers naturels et relatifs, des caractères, des
– nombres réels, détection d'erreurs algèbre de Boole
– portes combinatoires, synthèse des circuits combinatoires
– graphes d'états, bascules, synthèse des circuits séquentiels
– circuits réutilisables : encodeurs, décodeurs, multiplexeur, compteurs, comparateurs, unités arithmétiques et logiques, décaleurs
– mémoires
– structure d'un microprocesseur : micromachine, séquenceur
– programmation en assembleur d'un microprocesseur, interruptions

Informations non contractuelles.
Dernière mise à jour le 05 novembre 2024

Liste des enseignements

	Nature	CM	TD	TP	Crédits
Architecture des Ordinateurs	Matière				
Projet Architecture des Ordinateurs	Matière				

	Nature	CM	TD	TP	Crédits
Architecture des Ordinateurs	Matière				
Projet Architecture des Ordinateurs	Matière				

Informations non contractuelles.
Dernière mise à jour le 05 novembre 2024