

## CAN et CNA



Composante  
École Nationale  
Supérieure  
d'Électrotechnique  
d'Électronique  
d'Informatique  
d'Hydraulique  
et des  
Télécommunications

### En bref

- > **Volume horaire texte (reprise v3):** 18
- > **Code:** N9EE06B

## Présentation

---

### Objectifs

Concevoir un convertisseur analogique-numérique en technologie CMOS

Savoir caractériser les performances du convertisseur

Connaître les différentes architectures de convertisseur et leurs performances

---

### Description

Les différentes architectures de convertisseurs analogique-numérique sont présentées ainsi que les paramètres utilisés pour caractériser les convertisseurs.

Le schéma d'un convertisseur en technologie CMOS est conçu pour répondre à un cahier des charges données et vérifié par simulation.

---

### Pré-requis obligatoires

Base des circuits

Montages à transistors

Montages à amplificateur opérationnel

Circuits intégrés analogiques