MMIC

Composante
École Nationale Supérieure d'Électrotechnique d'Électronique d'Informatique d'Hydraulique et des Télécommunications

En bref

Code: N9EE10B

Présentation

Objectifs

A l'issue de cet enseignement, les étudiants seront en mesure de :

- déterminer les architectures d'amplificateur répondant à leur cahier des charge.
- Mettre en œuvre des technologies d'intégration spécifiques au domaine des MMIC hyperfréquence.
- Appréhender les difficultés d'intégration d'un amplificateurs.
- Respecter les contraintes d'implémentations en technologie intégrée.
- Analyser les performances et proposer des méthodes de conception et de corrections adaptées au problème.
- Concevoir une puce MMIC répondant à l'ensemble des contraintes systèmes, d'intégration et de performance électrique.

Description

- CM 1 : Des semiconducteurs aux transitors RF – Sébastien Delcourt – THALES ALENIA SPACE
- CM 2 : des transistors aux MMIC – Sébastien Delcourt – THALES ALENIA SPACE
- CM3 : Conception MMIC – Fabrice Delahaye – THALES ALENIA SPACE
- CM4 : Etude de cas : de l'antenne au MMIC - Fabrice Delahaye – THALES ALENIA SPACE
- Apprentissage par projet : Réponse à un cahier des charge industriel (LNA, LLA ou MLA)

Informations non contractuelles.
Dernière mise à jour le 05 novembre 2024

Pré-requis obligatoires

Cours N7EE06A «Circuits actifs RF» - 2° année EEEA, parcours Electronique

TP ADS, N7EE06D - 2° année EEEA, parcours Electronique

Informations non contractuelles.
Dernière mise à jour le 05 novembre 2024